



## Ders Bilgi Formu

Ders Adı	Kodu	Yerel Kredi	AKTS	Ders (saat/hafta)	Uygulama (saat/hafta)	Laboratuvar (saat/hafta)
Logic Circuits and Applications	AVE2151	4	6	3	0	2

Önkoşullar	Yok
------------	-----

Yarıyıl	Güz
---------	-----

Dersin Dili	İngilizce
-------------	-----------

Dersin Seviyesi	Lisans Seviyesi
-----------------	-----------------

Ders Kategorisi	Temel Meslek Dersleri
-----------------	-----------------------

Dersin Veriliş Şekli	Yüz yüze
----------------------	----------

Dersi Sunan Akademik Birim	Havacılık Elektroniği Bölümü
----------------------------	------------------------------

Dersin Koordinatörü	Bilal EROL
---------------------	------------

Dersi Veren(ler)	Bilal EROL
------------------	------------

Asistan(lar)ı	
---------------	--

Dersin Amacı	Bu dersin amacı lojik devreleri, örnek lojik devreler, ikili lojik ve lojik kapıları, bileşimli lojik, aritmetik fonksiyonlar, ardışık devreler, yazmaçlar, hafıza, bilgisayara giriş hakkındaki temel bilgileri öğretmektir.
--------------	---

Dersin İçeriği	Derse ve sayısal sistemlere ve bilgiye giriş, lojik devreler, ikili lojik ve lojik kapıları, bileşimli lojik, aritmetik fonksiyonlar, ardışık devreler, yazmaçlar, hafıza, bilgisayara giriş.
----------------	---

Opsiyonel Program Bileşenleri	Yok
-------------------------------	-----

### Ders Öğrenim Çıktıları

1	Öğrenci, lojik devreleri, örnek olarak lojik devreler, ikili lojik ve lojik kapıları, bileşimli lojik, aritmetik fonksiyonlar, ardışık devreler, yazmaçlar, hafıza, bilgisayara giriş hakkında temel bilgiler edinir.
2	Öğrenci lojik devreleri deneyleri yapma ve sonrasında deney raporlarını tamamlama hakkında temel bilgiler edinir.

### Haftalık Konular ve İlgili Ön Hazırlık Çalışmaları

Hafta	Konular	Ön Hazırlık
1	Derse ve sayısal sistemlere ve bilgiye giriş Laboratuvar: Laboratuvar, güvenlik ve kurallara giriş	(Mano and Kime 2008) Chapter 1
2	Lojik Devreler Laboratuvar: Laboratuvar donanımları tanıtım	(Mano and Kime 2008) Chapter 2
3	İkili lojik ve lojik kapıları Laboratuvar: Lojik voltaj seviyeleri deneyi	(Mano and Kime 2008) Chapter 2
4	Bileşimli lojik Laboratuvar: Lojik kapıları deneyi	(Mano and Kime 2008) Chapter 3
5	Bileşimli lojik Laboratuvar: İkili paralel toplayıcı deneyi	(Mano and Kime 2008) Chapter 3
6	Aritmetik fonksiyonlar Laboratuvar: Aritmetik fonksiyon deneyi	(Mano and Kime 2008) Chapter 4
7	Ardışık devreler Laboratuvar: Ardışık devre deneyi I	(Mano and Kime 2008) Chapter 5
8	Ara Sınav 1	
9	Ardışık devreler Laboratuvar: Ardışık devre deneyi II	(Mano and Kime 2008) Chapter 5

10	Ardışık devreler Laboratuvar: Ardışık devre deneyi III	(Mano and Kime 2008) Chapter 5 and Chapter 6
11	Yazmaçlar Laboratuvar: Yazmaç deneyi I	(Mano and Kime 2008) Chapter 7
12	Yazmaçlar Laboratuvar: Yazmaç deneyi II	(Mano and Kime 2008) Chapter 7
13	Hafıza Laboratuvar: Proje	(Mano and Kime 2008) Chapter 8
14	Bilgisayara giriş Laboratuvar: Proje	(Mano and Kime 2008) Chapter 9, Chapter 10, Chapter 11, Chapter 12, Chapter 13
15	Final	

## Değerlendirme Sistemi

Etkinlikler	Sayı	Katkı Payı
Devam/Katılım		
Laboratuvar	13	20
Uygulama		
Arazi Çalışması		
Derse Özgü Staj		
Küçük Sınavlar/Stüdyo Kritiği		
Ödev		
Sunum/Jüri		
Projeler	1	10
Seminer/Workshop		
Ara Sınavlar	1	30
Final	1	40
<b>Dönem İçi Çalışmaların Başarı Notuna Katkısı</b>		60
<b>Final Sınavının Başarı Notuna Katkısı</b>		40
<b>TOPLAM</b>		100

## AKTS İşyükü Tablosu

Etkinlikler	Sayı	Süresi (Saat)	Toplam İşyükü
Ders Saati	13	3	39
Laboratuvar	13	2	26
Uygulama			
Arazi Çalışması			
Sınıf Dışı Ders Çalışması	13	4	52
Derse Özgü Staj			
Ödev			
Küçük Sınavlar/Stüdyo Kritiği			
Projeler	1	13	13
Sunum / Seminer			
Ara Sınavlar (Sınav Süresi + Sınav Hazırlık Süresi)	1	20	20

Final (Sınav Süresi + Sınav Hazırlık Süresi)	1	30	30
<b>Toplam İşyükü</b>			180
<b>Toplam İşyükü / 30(s)</b>			6.00
<b>AKTS Kredisi</b>			6

Diğer Notlar	Yok
--------------	-----